

Генератор равномерно распределенных случайных битов относится к вычислительной технике, а именно к системам защиты информации вычислительных систем. В генераторе количество каналов формирования случайных битов может быть  $n \geq 2$ . В каждый канал дополнительно введены триггеры-задвижки, входы которых соединены с выходами счетных триггеров, а выходы - с входами D-триггеров. Входы синхронизации триггеров-задвижек подключены к выходу генератора тактовых импульсов. Техническим результатом являются устранение метастабильного состояния в исходных D-триггерах без уменьшения быстродействия всего устройства, увеличение количества каналов до  $n \geq 2$ , увеличение надежности работы всего устройства и улучшение статистических свойств случайных битов, которые генерируются.