

Генератор рівномірно розподілених випадкових бітів належить до обчислювальної техніки, а саме до систем захисту інформації обчислювальних систем. У генераторі кількість каналів формування випадкових бітів може бути $n \geq 2$. В кожен канал додатково введені тригери-засувки, входи яких з'єднані з виходами лічильних тригерів, а виходи - з входами D-тригерів. Входи синхронізації тригерів-засувок підключені до виходу генератора тактових імпульсів. Технічним результатом є усунення метастабільного стану у вихідних D-тригерах без зменшення швидкодії усього пристрою, збільшення кількості каналів до $n \geq 2$, збільшення надійності роботи всього пристрою та поліпшення статистичних властивостей випадкових бітів, що генеруються.