

Кореляційна система з диференціальним зв'язком вирівнювання часових запізнювань сигналів, що надходять від одного джерела по двох каналах, у першому з яких включений блок постійної затримки, вихід якого підключений до першого виходу системи, а також з'єднаний через перший блок затримки на  $\Delta t$  з першим входом першого корелятора і безпосередньо з першим входом другого корелятора, перший і другий корелятори складаються з послідовно з'єднаних помножувача і фільтра, що згладжує, вихід другого каналу з'єднаний з першим входом блока керованої затримки, вихід якого підключений до другого виходу системи, а також безпосередньо з'єднаний із другим входом першого корелятора і через другий блок затримки на  $\Delta t$  з другим входом другого корелятора, виходи першого і другого кореляторів підключені до пристрою, що віднімає, вихід якого з'єднаний із входом підсилювача-перетворювача, а вихід виконавчого елемента з'єднаний із другим входом блока керованої затримки, який **відрізняється** тим, що введений диференціальний зв'язок, що складається з динамічних ланок - математичних моделей блока керованої затримки і кореляційного перетворювача, коригувального елемента, двох суматорів, причому перший вхід першого суматора з'єднаний з виходом пристрою, що віднімає, другий його вхід через послідовно з'єднані моделі блока керування затримкою та кореляційного перетворювача з'єднаний з виходом виконавчого елемента, вихід першого суматора через коригувальний елемент з'єднаний з першим входом другого суматора, другий вхід якого з'єднаний з виходом підсилювача-перетворювача, а вихід другого суматора з'єднаний з входом виконавчого елемента.