

Аналоговий ключ з керуванням, що містить ключовий МДН - транзистор з індукованим каналом n-типу провідності, стік якого підключений до вхідної шини, а також блок керування, який **відрізняється** тим, що послідовно з ключовим n - каналним транзистором включений другий ключовий n- каналний транзистор, стік якого підключений до вихідної шини аналогового ключа, підкладки двох ключових n- каналних транзисторів підключені до загальної точки з'єднання їхніх витоків, блок керування виконаний у вигляді двох каскадів, що містять по два паралельно з'єднаних ланцюжки, кожний з яких складається із двох послідовно з'єднаних стоками p- і n- каналних транзисторів, витoki і підкладки n- каналних транзисторів обох каскадів підключені до загальної точки з'єднання витоків ключових n- каналних транзисторів, витoki і підкладки p- каналних транзисторів обох каскадів підключені до шини позитивної напруги джерела живлення, затвори p- каналних транзисторів у перших ланцюжках першого і другого каскадів підключені до шини керуючого сигналу, а затвори p- каналних транзисторів у других ланцюжках каскадів підключені до шини інверсного керуючого сигналу, у першому каскаді затвор n- каналного транзистора першого ланцюжка підключений до точки з'єднання стоків n- і p- каналних транзисторів другого ланцюжка, а затвор n- каналного транзистора другого ланцюжка підключений до точки з'єднання стоків n- і p- каналних транзисторів першого ланцюжка, у другому каскаді затвор n- каналного транзистора першого ланцюжка підключений до точки з'єднання стоків n- і p- каналних транзисторів другого ланцюжка першого каскаду, а затвор n- каналного транзистора другого ланцюжка підключений до точки з'єднання стоків n- і p- каналних транзисторів першого ланцюжка другого каскаду, затвори ключових n- каналних транзисторів підключені до точки з'єднання стоків n- і p- каналних транзисторів другого ланцюжка другого каскаду.