

Настоящее изобретение относится к составному держателю 1 интегральной схемы. Полупроводниковая интегральная схема расположена в гнезде 4, выполненном в тонкой подложке 3, и, таким образом, закреплена на составном держателе 1. Гнездо для интегральной схемы закрыто, с одной или двух сторон подложки, защитной пластинкой 5. Концевые участки защитной пластины закреплены на подложке. Полупроводниковая интегральная схема прикреплена к защитной пластинке.