

1. Спосіб експлуатації багаторозрядного лічильника лише у одному напрямку лічби, який включає такі операції:
 - зміну нарахованих значень допоміжного однорозрядного лічильника, здатного працювати лише в одному напрямку лічби, при заданих лічильних станах багаторозрядного лічильника,
 - реєстрацію лічильних станів багаторозрядного лічильника та допоміжного однорозрядного лічильника,
 - логічне поєднання нарахованих значень допоміжного однорозрядного лічильника з додатковими даними для формування першого набору автентифікаційних даних,
 - пересилання першого набору автентифікаційних даних разом з нарахованими значеннями багаторозрядного лічильника до контрольного пристрою,
 - відновлення нарахованих значень допоміжного однорозрядного лічильника у контрольному пристрої,
 - формування другого набору автентифікаційних даних шляхом логічного поєднання відновлених нарахованих значень допоміжного однорозрядного лічильника з додатковими даними,
 - порівняння першого набору автентифікаційних даних з другим набором автентифікаційних даних.
2. Спосіб за п.1, який **відрізняється** тим, що нараховані значення багаторозрядного лічильника додатково піддають логічному поєднанню із автентифікаційними даними.
3. Спосіб за будь-яким із пп.1-2, який **відрізняється** тим, що від контрольного пристрою передають випадкове число для формування додаткових даних.
4. Схема для здійснення способу за будь-яким із пп. 1-3, що містить багаторозрядний лічильник (11), здатний здійснювати лічбу лише у прямому або у зворотному напрямку шляхом повернення до початкового значення стану одного розряду при зміні стану наступного розряду, і допоміжний однорозрядний лічильник (1), здатний здійснювати лічбу лише у прямому або у зворотному напрямку, і змінювати лічильний стан при заздалегідь визначених нарахованих значеннях багаторозрядного лічильника (11), яка **відрізняється** тим, що містить контрольний логічний пристрій (4), з'єднаний із допоміжним однорозрядним лічильником (1) та запам'ятовуючим пристроєм (D) таким чином, що контрольний логічний пристрій (4) здатен формувати автентифікаційні дані шляхом логічного поєднання нарахованих значень допоміжного однорозрядного лічильника (1) з додатковими даними запам'ятовуючого пристрою (D).
5. Схема за п.4, яка **відрізняється** тим, що частину додаткових даних становить ключове слово і/або випадкове число.