

Гідролокатор бокового огляду, що містить приймально-випромінюючу антену, передавальний тракт, формувач основного зондуючого імпульсу, приймальний тракт, формувач часового автоматичного регулювання підсилення ехосигналу, блок оперативної пам'яті обробки основного зондуючого імпульсу, пристрій керування, формувач синхроімпульсу, пристрій відображення інформації, причому вихід передавального тракту з'єднаний з виводом приймально-випромінюючої антени і з першим входом приймального тракту, вихід приймального тракту з'єднаний з першим входом блока оперативної пам'яті обробки основного зондуючого імпульсу, другий вхід приймального тракту з'єднаний з виходом формувача часового автоматичного регулювання підсилення, перший вхід формувача часового автоматичного регулювання підсилення з'єднаний із другим виходом пристрою керування, другий вхід формувача, часового автоматичного регулювання підсилення з'єднаний з виходом формувача основного зондуючого імпульсу, вхід формувача основного зондуючого імпульсу і другий вхід блока оперативної пам'яті обробки основного зондуючого імпульсу з'єднані з першим виходом формувача синхроімпульсу, перший вихід пристрою керування з'єднаний із входом формувача синхроімпульсу, третій вихід пристрою керування з'єднаний з першим входом пристрою відображення інформації, який **відрізняється** тим, що додатково містить формувач короткого зондуючого імпульсу, суматор, блок оперативної пам'яті обробки короткого зондуючого імпульсу, блок оперативної пам'яті сумарної обробки сигналів, схему «І», причому другий вихід формувача синхроімпульсів з'єднаний із входом формувача короткого імпульсу, а також з першими входами блока оперативної пам'яті обробки короткого зондуючого імпульсу і блока оперативної пам'яті сумарної обробки сигналів, третій вихід формувача синхроімпульсів з'єднаний з першим входом схеми «І», другий вхід схеми «І» з'єднаний з виходом блока оперативної пам'яті обробки основного зондуючого імпульсу, блок оперативної пам'яті обробки короткого зондуючого імпульсу з'єднаний із виходом приймального тракту, вихід блока оперативної пам'яті обробки короткого зондуючого імпульсу з'єднаний з четвертим входом блока оперативної пам'яті сумарної обробки сигналів, вихід формувача короткого зондуючого імпульсу з'єднаний з першим входом суматора, а також із третім входом формувача часового автоматичного регулювання підсилення, другий вхід суматора з'єднаний з виходом формувача основного зондуючого імпульсу, вихід суматора з'єднаний, із входом передавального тракту, а вихід схеми «І» з'єднаний із третім входом блока оперативної пам'яті сумарної обробки сигналів, вихід блока оперативної пам'яті сумарної обробки сигналів з'єднаний із другим входом пристрою відображення інформації.