

Настоящее изобретение относится к микропроцессорным устройствам для организации доступа к данным или программам, хранимым в памяти, и может быть использовано в интеллектуальных кредитных карточках и абонентских терминалах. Предлагаемое устройство содержит микропроцессор, запоминающее устройство для операционной системы и запоминающее устройство для прикладных программ. Запоминающее устройство для прикладных программ содержит несколько блоков памяти с соответствующими диапазонами адресов. Каждому диапазону адресов присвоен определенный описатель. Кроме того, предлагаемое устройство содержит элементы, которые перед адресацией определенного блока памяти загружают описатель, присвоенный диапазону адресов для адресуемого блока памяти, в первый дополнительный регистр, а описатель, присвоенный этому блоку памяти, во второй дополнительный регистр. Данные в первом и втором дополнительных регистрах сравниваются. Каждому диапазону адресов для блока памяти присваивается также последовательность битов, которая обеспечивает защиту кодов команд и определенных данных от доступа для записи данных по инициативе прикладных программ.