

Пространственно-временной компенсатор магнитных полей, содержащий п силовых тири-сторных блоков, п датчиков пространственных составляющих помехонесущего магнитного поля, устройство воспроизведения компенсирующего магнитного поля, включающее в себя п размагничивающих обмоток, плоскости витков которых ортогональны и параллельны плоскостям, в которых расположены соответствующие датчики пространственных составляющих помехонесущего магнитного поля, отличающийся тем, что в него введены п усилительно-корректирующих блоков, п первых и п вторых инвертирующих компараторов, п первых и п вторых неинвертирующих компараторов, п первых и п вторых логических конъюнкторов, п первых, п вторых, п третьих и п четвертых логических инверторов, п первых, п вторых, п третьих и п четвертых разделительно-формировательных блоков, при этом выходы п датчиков пространственных составляющих помехонесущего магнитного поля связаны со входами соответствующих усилительно-корректирующих блоков, выходы которых связаны со входами соответствующих первых неинвертирующих компараторов и первых инвертирующих компараторов, выходы которых связаны с первыми входами соответствующих первых логических конъюнкторов и входами соответствующих первых логических инверторов, выходы которых связаны со входами соответствующих вторых разделительно-формировательных блоков, т выходов каждого из которых связаны с соответствующими первыми коммутирующими входами соответствующих силовых тиристорных блоков, т первых управляющих входов каждого из которых связаны с соответствующими выходами соответствующих первых разделительно-формирователь-ных блоков, входы которых связаны с выходами соответствующих первых логических конъюнкторов, вторые входы которых связаны с выходами соответствующих вторых логических инверторов, входы которых связаны с выходами соответствующих вторых инвертирующих компараторов, первые входы которых связаны с первыми входами соответствующих вторых неинвертирующих компараторов и соответствующими первыми входами устройства воспроизведения компенсирующего магнитного поля, а также с первыми выходами соответствующих силовых тиристорных блоков, вторые выходы которых связаны с соответствующими вторыми входами устройства воспроизведения компенсирующего магнитного поля, а также со вторыми входами соответствующих вторых инвертирующих компараторов и вторых неинвертирующих компараторов, выходы которых связаны со входами соответствующих четвертых логических инверторов,

выходы которых связаны со вторыми входами соответствующих вторых логических конъюнкторов, первые входы которых связаны с выходами соответствующих первых неинвертирующих компараторов и входами соответствующих третьих логических инверторов, выходы которых связаны со входами соответствующих третьих раз-делительно-формировательных блоков, т выходов каждого из которых связаны с соответствующими вторыми коммутирующими входами соответствующих силовых тиристорных блоков, т вторых управляющих входов каждого из которых связаны с соответствующими выходами соответствующих четвертых раз-делительно-формировательных блоков, входы которых связаны с выходами соответствующих вторых логических конъюнкторов, причем силовые тиристорные блоки включают в себя тиристоры, устройства коммутации, включенные параллельно тиристорам и осуществляющие запирающие последние, а также полупроводниковые диоды, включенные параллельно тиристорам и предохраняющие последние от пробоя, при этом т - число пар тиристоров, входящих в каждый силовой тиристорный блок.