

Цифровой оптоэлектронный процессор многоуровневых изображений содержит два запоминающих устройства. Дополнительно он содержит два элемента памяти картинного типа и арифметико-логическое устройство, включающее сумматор, три инверсных оптически управляемых транспаранта и светообъединительный узел.

Изобретение относится к вычислительной технике и может быть использовано для параллельной арифметико-логической обработки многоуровневых изображений по пространственно-непрерывным разрядным срезам.