

Преобразователь кода Грея в двоичный код, содержащий входной регистр, выполненный на триггерах со счетными входами, информационные входы которого являются входами преобразователя, группу элементов ИЛИ, управляющий триггер, вход которого является первым управляющим входом преобразователя, единичный выход которого соединен с управляющим входом входного регистра, вход сброса которого соединен со входом сброса преобразователя, разрядные выходы входного регистра являются выходами преобразователя и соединены с информационными входами дешифратора двоичного кода, содержащего вход считывания двоичного кода, отличающегося тем, что с целью расширения функциональных возможностей, он содержит дешифратор кода Грея, информационные входы которого соединены с разрядными выходами входного регистра, а его вход считывания соединен с выходом первого элемента И, управляющий вход которого соединен с нулевым выходом управляющего триггера, а информационный вход является вторым управляющим входом преобразования кода Грея преобразователя, выходы дешифратора кода Грея соединены через группу элементов ИЛИ с соответствующими входами шифратора корректирующих констант, выходы которого соединены со счетными входами входного регистра, вход считывания дешифратора двоичного кода соединен с выходом второго элемента И, управляющий вход которого соединен с нулевым входом управляющего триггера, а информационный вход является третьим управляющим входом преобразования двоичного кода преобразователя, выходы дешифратора двоичного кода соединены через группу элементов ИЛИ с соответствующими входами блока корректирующих констант, вход сброса управляющего триггера соединен со входом сброса преобразователя.