

Устройство для проверки автоматических телефонных станций, содержащее блок программного управления, блок ввода-вывода информации, коммутатор, синтезатор частот и блок приемопередачи сигналов, **отличающееся** тем, что блок приемопередачи сигналов состоит из блока ключей и последовательно соединенных буферной памяти, аналого-цифрового преобразователя и процессора преобразования Фурье, при этом вход буферной памяти является первым входом блока приемопередачи сигналов и подключен к первому выходу блока ввода-вывода информации, выход процессора преобразования Фурье является первым выходом блока приемопередачи сигналов и подсоединен к первому входу блока ввода-вывода информации, выход блока ключей является вторым выходом блока приемопередачи сигналов и подключен к второму входу блока ввода-вывода информации, второй выход которого подсоединен к второму входу блока приемопередачи сигналов и является первым входом блока ключей, второй вход которого является третьим входом блока приемопередачи сигналов и подключен к первому выходу синтезатора частот, вход и второй выход которого подсоединены соответственно к третьим выходу и входу блока ввода-вывода информации, четвертые вход и выход которого соединены соответственно с выходом и входом блока программного управления, а пятые вход и выход подключены соответственно к первым выходу и входу коммутатора, вторые вход и выход которого являются входом и выходом устройства для проверки автоматических телефонных станций.