

Предлагаемая схема стабилизации тока содержит  $1 \dots m$  первых транзисторов,  $1 \dots n$  вторых транзисторов и третий транзистор. Базы первых и вторых транзисторов соединены, а эмиттеры подключаются к источнику электропитания. Эмиттер третьего транзистора соединен с коллекторами вторых транзисторов, а коллектор является выходом схемы. Коллекторы и базы первых транзисторов соединены между собой. Кроме того, схема стабилизации тока содержит элемент для создания падения напряжения, первый вывод которого соединен с коллекторами первых транзисторов, а второй вывод соединен с базой третьего транзистора и является входом схемы. Схема стабилизации тока может содержать  $1 \dots k$  групп по  $1 \dots s_k$  дополнительных транзисторов. Базы дополнительных транзисторов соединены с базами первых транзисторов, а эмиттеры подключаются к источнику электропитания. В каждой группе дополнительных транзисторов предусмотрен транзистор, эмиттер которого соединен с коллекторами транзисторов этой группы, база соединена со вторым выводом элемента для создания падения напряжения, а коллектор используется в качестве дополнительного  $(1 \dots k)$ -го выхода схемы. В качестве элемента для создания падения напряжения может быть использован один или два последовательно соединенных транзистора, в каждом из которых коллектор и база соединены.