

Струмове дзеркало містить $1...m$ перших і $1...n$ других транзисторів, бази яких з'єднані, а емітери утворюють собою виводи для підключення до джерела живлення, і третій транзистор, емітер якого з'єднаний з колекторами других транзисторів, а колектор утворює собою вихід струмового дзеркала, при цьому колектори і бази перших транзисторів з'єднані, і введений елемент падіння напруги, перший вивід якого з'єднаний з колекторами перших транзисторів, а другий вивід з'єднаний з базою третього транзистора і утворює собою вхід струмового дзеркала. Крім того, можуть бути додатково введені $1...k$ групи транзисторів по $1...s_k$ транзисторів, бази яких з'єднані з базами перших транзисторів, а емітери утворюють собою виводи для підключення до джерела живлення, і для кожної групи введений транзистор, емітер якого з'єднаний з колекторами транзисторів групи, база з'єднана з другим виводом елемента падіння напруги струмового дзеркала, а колектор утворює додатковий $1...k$ вихід струмового дзеркала. Як елемент падіння напруги може бути використаний ОДИН або два послідовно з'єднані транзистори за схемою включення зі з'єднаними виводами колектора і бази.