

Предлагаемый дифференциальный усилитель содержит транзистор $n-p-n$, транзистор $p-n-p$ и два однопереходных транзистора. Вывод коллектора $n-p-n$ транзистора является первым выходным выводом усилителя. Коллектор $p-n-p$ транзистора является вторым выходным выводом усилителя. Вывод p первого однопереходного транзистора соединен с выводом n второго однопереходного транзистора. Базы обоих однопереходных транзисторов соединены в точке, которая является неинвертирующим входом усилителя. Точка соединения первого и второго однопереходных транзисторов является инвертирующим входом усилителя. Эмиттер $n-p-n$ транзистора и вывод n первого однопереходного транзистора соединены в точке первого вывода электропитания с втекающим током. Эмиттер $p-n-p$ транзистора и вывод p второго однопереходного транзистора соединены в точке второго вывода электропитания с вытекающим током.