

1. Аналізатор керуючих сигналів АТС, що містить аналого-цифровий перетворювач, блок пам'яті даних та блок індикації, причому вихід аналого-цифрового перетворювача підключено до інформаційного входу блока пам'яті даних, який **відрізняється** тим, що в пристрій введені керуючий блок, таймер, блок перетворення Фур'є та блок аналізу, причому вхід приладу підключено до інформаційного входу аналого-цифрового перетворювача, керуючий вхід якого підключено до виходу керуючого блока та керуючих входів таймера, блока аналізу, блока перетворення Фур'є та блока пам'яті даних, вихід якого підключено до інформаційного входу блока перетворення Фур'є, підключеного своїм виходом до першого інформаційного входу блока аналізу, другий інформаційний вхід якого підключено до виходу таймера, а перший і другий виходи блока аналізу підключені до входів відповідно керуючого блока і блока індикації.

2. Пристрій за п. 1, який **відрізняється** тим, що блок перетворення Фур'є містить в своєму складі керуючу схему, оперативний запам'ятовуючий блок, блок арифметичних операцій з комплексними числами та постійний запам'ятовуючий блок, причому інформаційний вхід блока перетворення Фур'є підключено до інформаційного входу оперативного запам'ятовуючого блока, вихід якого підключено до першого інформаційного входу блока арифметичних операцій з комплексними числами, підключеного другим інформаційним входом до виходу постійного запам'ятовуючого блока, а виходом - до виходу блока перетворення Фур'є, керуючий вхід якого підключено до входу керуючої схеми, вихід якої підключено до керуючих входів оперативного запам'ятовуючого блока, блока арифметичних операцій з комплексними числами та постійного запам'ятовуючого блока.