

1. Схема, що виконує логічну операцію, яка включає: принаймні один логічний елемент, де кожен з таких логічних елементів включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з точкою активації і іншим кінцем з другим халькогенідним пороговим перемикачем;
принаймні один вхідний резистор, і кожен такий вхідний резистор увімкнено одним кінцем між першим та другим пороговими перемикачами, а другим кінцем з'єднано з окремою точкою входу;
третій пороговий перемикач, з'єднаний одним кінцем із зазначеним другим пороговим перемикачем у точці, протилежній точці з'єднання названих першого та другого порогових перемикачів, і зазначений другий пороговий перемикач з'єднаний іншим своїм кінцем з точкою повернення до початкового стану; і
вихідну точку, виведену з-поміж зазначених другого та третього порогових перемикачів.
2. Схема, що виконує логічну операцію, за пунктом 1, де у зазначеній схемі використовується багатофазова система сигналів керування.
3. Схема, що виконує логічну операцію, за пунктом 2, де названа багатофазова система сигналів керування є трифазовою системою тактових сигналів.
4. Схема, що виконує логічну операцію, за пунктом 2, де названа багатофазова система сигналів керування є чотирифазовою системою тактових сигналів.
5. Схема, що виконує логічну операцію, за пунктом 4, де зазначена чотирифазова система сигналів керування використовує імпульсну послідовність з 50%-ним коефіцієнтом заповнення.
6. Схема, що виконує логічну операцію, за пунктом 1, де зазначений, принаймні, один вхідний резистор є єдиним вхідним резистором, один кінець якого є єдиною точкою входу, а інший кінець увімкнено між названими першим та другим халькогенідними перемикачами.
7. Формувач дисплею для керування дисплеєм з плоским екраном, що має рядкові і стовпцеві лінії керування, які включають: численні логічні елементи, де кожен з таких логічних елементів включає:
перший та другий халькогенідні порогові перемикачі, з'єднані послідовно;
принаймні один вхідний резистор, і кожен такий вхідний резистор увімкнено одним кінцем між названими першим та другим пороговими перемикачами, а другим кінцем з'єднано з окремою точкою входу.
8. Формувач дисплея за пунктом 7, де кожен з названих численних логічних елементів включає один чи кілька логічних елементів, які вибрано з групи, яка складається з інвертора, вдосконаленого інвертора, АБО-НІ, вдосконаленого АБО-НІ чи їх комбінацій, де названий інвертор включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з другим халькогенідним пороговим перемикачем і другим кінцем - з точкою активації;
вхідний резистор, увімкнений одним своїм кінцем між названими першим та другим пороговими перемикачами, а іншим - з'єднаний з єдиною точкою входу;
резистор заземлення, який одним своїм кінцем з'єднаний із зазначеним другим пороговим перемикачем у точці, протилежній місцю з'єднання названих першого та другого порогових перемикачів, а другим своїм кінцем - із землею; та
вихідну точку, що її виведено з-поміж названого другого порогового перемикача та названого резистора заземлення;
названий вдосконалений інвертор включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з другим халькогенідним пороговим перемикачем і другим кінцем - з точкою активації;
вхідний резистор, увімкнений одним своїм кінцем між названими першим та другим пороговими перемикачами, а іншим - з'єднаний з єдиною точкою входу;
третій пороговий перемикач, який одним своїм кінцем з'єднаний із зазначеним другим пороговим перемикачем у точці, протилежній місцю з'єднання названих першого та другого порогових перемикачів, а другим своїм кінцем - з точкою повернення до початкового стану; та
вихідну точку, що її виведено з-поміж названих другого та третього порогових перемикачів;
зазначений елемент АБО-НІ включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з другим халькогенідним пороговим перемикачем і другим кінцем - з точкою активації;
численні вхідні резистори, кожен з яких увімкнений одним своїм кінцем між названими першим та другим пороговими перемикачами, а іншим - з'єднаний з окремою точкою входу;
резистор заземлення, який одним своїм кінцем з'єднаний із зазначеним другим пороговим перемикачем у точці, протилежній місцю з'єднання названих першого та другого порогових перемикачів, а другим своїм кінцем - із землею; та
вихідну точку, що її виведено з-поміж названого другого порогового перемикача та названого резистора заземлення;
названий вдосконалений АБО-НІ включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з другим халькогенідним пороговим перемикачем і другим кінцем - з точкою активації;
численні вхідні резистори, кожен з яких увімкнений одним своїм кінцем між названими першим та другим пороговими перемикачами, а іншим - з'єднаний з окремою точкою входу;
третій пороговий перемикач, який одним своїм кінцем з'єднаний із зазначеним другим пороговим перемикачем у точці, протилежній місцю з'єднання названих першого та другого порогових перемикачів, а другим своїм кінцем - з точкою повернення до початкового стану; та
вихідну точку, що її виведено з-поміж названих другого та третього порогових перемикачів;
9. Формувач дисплея за пунктом 8, де зазначені численні логічні елементи використовують багатофазову систему сигналів керування.
10. Формувач дисплея за пунктом 9, де названа багатофазова система сигналів керування є трифазовою системою тактових сигналів.
11. Формувач дисплея за пунктом 9, де названа багатофазова система сигналів керування є чотирифазовою системою тактових сигналів.

12. Формувач дисплея за пунктом 11, де зазначена чотирифазова система сигналів керування використовує імпульсну послідовність з 50%-ним коефіцієнтом заповнення.
13. Формувач дисплея за пунктом 8, який ще включає:
засоби формування рядка для активації зазначених рядків у зазначеному дисплеї з плоским екраном;
засоби формування стовпця для встановлення значень інтенсивності у елементах кожного з названих активованих рядків.
14. Формувач дисплея за пунктом 13, де зазначені засоби формування рядка включають:
рядкові засоби зсуву для передавання послідовності даних щодо активації рядків, які керують активацією зазначених рядків; і
засоби формування рядка для активації названих рядків.
15. Формувач дисплея за пунктом 13, де зазначені засоби формування стовпця включають:
стовпцеві засоби зсуву для передавання послідовності цифрових даних про інтенсивність у елементі;
декодуювальні засоби для перетворення названих цифрових даних про інтенсивність елемента на цифровий вихідний сигнал декодера; і
цифрові перетворювальні засоби для перетворення названого цифрового вихідного сигналу декодера на аналогові дані інтенсивності елементів.
16. Формувач дисплея за пунктом 14, де зазначені рядкові засоби зсуву включають:
з'єднану послідовність інверторів, де означена вихідна точка одного інвертора з'єднана з єдиною вхідною точкою наступного інвертора у такій з'єднаній послідовності;
вхід рядкового засобу зсуву з'єднаний з першим інвертором у зазначеній з'єднаній послідовності.
17. Формувач дисплея за пунктом 14, де названі рядкові засоби формування включають:
принаймні один вдосконалений інвертор, де
точка активації кожного вдосконаленого інвертора з'єднана з спільною точкою активації; і
точка повернення до початкового стану кожного вдосконаленого інвертора з'єднана з спільною точкою повернення до початкового стану.
18. Формувач дисплея за пунктом 15, де зазначені стовпцеві засоби зсуву включають:
з'єднану послідовність інверторів, де означена вихідна точка одного інвертора з'єднана з єдиною вхідною точкою наступного інвертора у такій з'єднаній послідовності;
вхід стовпцевого засобу зсуву з'єднаний з першим інвертором у зазначеній з'єднаній послідовності.
19. Формувач дисплея за пунктом 15, де зазначені декодувальні засоби включають:
численні елементи АБО-НІ, де названа точка активації кожного з таких численних елементів АБО-НІ з'єднана зі спільною точкою активації.
20. Формувач дисплея за пунктом 15, де названі засоби цифрового перетворення включають:
численні логічні елементи, де кожен з таких логічних елементів включає:
перший халькогенідний пороговий перемикач, з'єднаний одним кінцем з другим халькогенідним пороговим перемикачем, а іншим своїм кінцем - з точкою аналогової напруги; і
вхідний резистор, увімкнений одним своїм кінцем між названими першим та другим пороговими перемикачами, а другим кінцем - з'єднаний з точкою входу;
спільну вихідну точку цифро-аналогового перетворення, з'єднану з зазначеним другим пороговим перемикачем кожного з названих численних логічних елементів у точці, протилежній місцю з'єднання зазначених першого та другого порогових перемикачів; та
резистор кола сигналів керування, з'єднаний одним кінцем з названою спільною вихідною точкою цифро-аналогового перетворення, а іншим - з точкою активації.