

Настоящее изобретение относится к интегральным логическим схемам, содержащим, по меньшей мере, один логический элемент. Каждый логический элемент интегральной схемы содержит несколько пороговых ключей OTS1, OTS2, OTS3. В соответствии с изобретением, пороговый ключ OTS3 используется для разряда емкости нагрузки и для установки выходного сигнала логического элемента в исходное состояние. Предлагается также интегральная логическая схема формирователя для дисплея с плоским экраном, содержащая столбцовые и строчные шины управления. Интегральная схема формирователя содержит логические элементы с пороговыми ключами OTS1, OTS2, OTS3.