

Цей винахід визначає серію логічних схем, що включають принаймні один логічний елемент. Кожен логічний елемент має кілька халькогенідних порогових перемикачів (OTS1, OTS2, OTS3). Логічні елементи відповідно до цього винаходу застосовують халькогенідний пороговий перемикач (OTS3) як засіб розрядження ємності навантаження і повернення вихідного сигналу логічного елемента до початкового стану. Цей винахід також пропонує формувач дисплея для керування дисплеєм з плоским екраном, що має рядкові і стовпцеві лінії керування. Формувач дисплея складається з логічних елементів, де кожен такий логічний елемент складається з халькогенідних порогових перемикачів (OTS1, OTS2, OTS3).