

Винахід стосується схемного пристрою з кількома електронними компонентами (2, 3, 4, 5), робочий режим яких можна змінювати за допомогою заданого керуючого сигналу (6, 7, 8, 9), що подається на відповідні компоненти схеми (2, 3, 4, 5), на стан установлення на нуль або стирання, в якому замість даних, записаних до компонента схеми (2, 3, 4, 5), записується значення логічного нуля. Передбачена схема запуску (25), що активізується для здійснення послідовного у часі скидання вмісту усіх компонентів схеми (2, 3, 4, 5) до значення логічного нуля, з кількома послідовно один за одним підключеними відпираючими каскадами (26, 27, 28, 29) відповідно до кількості компонентів схеми (2, 3, 4, 5), причому кожному компоненту схеми (2, 3, 4, 5) підпорядкований відповідно відпираючий каскад (26, 27, 28, 29) схеми запуску (25). Кожний відпираючий каскад (26, 27, 28, 29), за винятком першого, запускається або активізується за допомогою відпираючого сигналу (42, 43, 44, 45), що генерується безпосередньо розташованим перед ним відпираючим каскадом (26, 27, 28, 29) для видачі керуючого сигналу на відповідний компонент схеми, і відпираючий каскад (26, 27, 28, 29) після завершення процесу встановлення на нуль відповідних компонентів схеми (2, 3, 4, 5), у свою чергу, видає відпираючий сигнал (42, 43, 44, 45) для запуску або активізації розташованого безпосередньо за ним відпираючого каскаду (26, 27, 28, 29).