

Предлагаемое устройство для формирования отрицательных напряжений содержит первый транзистор T_{x2} . Первый вывод транзистора T_{x2} соединен с входным контактным зажимом E , второй вывод соединен с выходным контактным зажимом предлагаемого устройства, а затвор соединен с первым контактным зажимом генератора тактовых импульсов через первый конденсатор C_{b2} . Предлагаемое устройство содержит также второй транзистор T_{y2} . Первый вывод транзистора T_{y2} соединен с затвором первого транзистора T_{x2} , второй вывод соединен со вторым выводом первого транзистора T_{x2} , а затвор соединен с первым выводом транзистора T_{x2} . Кроме того, предлагаемое устройство содержит второй конденсатор C_{p2} , первый вывод которого соединен со вторым выводом первого транзистора T_{x2} , а второй вывод соединен со вторым контактным зажимом генератора тактовых импульсов. Транзисторы T_{x2} и T_{y2} представляют собой МОП-транзисторы со структурой с тройным карманом. Первый вывод третьего транзистора T_{z2} соединен со вторым выводом первого транзистора T_{x2} , второй вывод соединен с общей точкой K_w соединения корпусов транзисторов T_{x2} , T_{y2} , T_{z2} , а затвор соединен с первым выводом первого транзистора T_{x2} .