

Пристрій для експрес-контролю аритмії серця людини, що містить генератор тактових імпульсів, джерело постійного потенціалу, задатчик постійного потенціалу, з'єднаний входом з виходом джерела постійного потенціалу, пороговий елемент, з'єднаний інформаційним входом із входом пристрою, а входом уведення порога спрацювання з виходом задатчика постійного потенціалу, перший формувач імпульсів, кільцевий регістр зсуву, з'єднаний входом зсуву через перший формувач імпульсів з виходом граничного елемента, другий і третій формувачі імпульсів, з'єднані входами з третім і четвертим виходами регістра зсуву відповідно, перший і другий елементи І, з'єднані першими входами з виходом генератора імпульсів, а другими входами - з першим і другим виходами регістра відповідно, перший і другий елементи затримки, з'єднані входами з виходами другого і третього формувачів імпульсів відповідно, перший і другий лічильники імпульсів, з'єднані лічильними входами відповідно з виходами першого і другого елементів І, а входами обнуління - з виходом задатчика елемента затримки, перший елемент порівняння, з'єднаний порозрядно першими і другими входами з виходами першого і другого відповідно лічильників імпульсів, першу і другу групу елементів І, з'єднаних першими входами порозрядно з виходами першого і другого лічильників імпульсів відповідно, а другими входами - з першим виходом першого елемента порівняння, третю і четверту групу елементів І, з'єднаних першими входами порозрядно з виходами першого і другого лічильників імпульсів відповідно, а другими входами - з третім виходом першого елемента порівняння, арифметичний блок, з'єднаний входом керування з виходом першого елемента затримки, п'яту групу елементів І, з'єднаних першими входами з виходом третього формувача імпульсів, а другими входами - порозрядно з виходами арифметичного блока, третій блок І, з'єднаний першим входом з виходом третього формувача імпульсів, а другим входом - з другим виходом першого елемента порівняння, і регістр пам'яті результату, з'єднаний входом обнуління з виходом другого формувача імпульсів, першими інформаційними входами - порозрядно з виходами п'ятої групи елементів І, а другим інформаційним входом - з виходом третього елемента І, який **відрізняється** тим, що в нього введена перша група елементів АБО, з'єднаних порозрядно першими і другими входами з виходами другої і третьої груп елементів І, а виходами - з першими інформаційними входами арифметичного блока, друга група елементів АБО, з'єднаних порозрядно першими і другими входами з виходами першої і четвертої груп елементів І, а виходами - з другими інформаційними входами арифметичного блока, задатчик припустимого рівня аритмії, другий елемент порівняння, з'єднаний порозрядно першими і другими входами з першим виходом регістра пам'яті результату і з виходами задатчика припустимого рівня аритмії відповідно, елемент АБО і четвертий елемент І, з'єднаний входами з першим виходом другого елемента порівняння й елемента АБО, причому п'ята група елементів І доповнена двома елементами І, перші входи яких з'єднані з першим входом групи, другі входи - з першим і третім виходами першого елемента порівняння, регістр пам'яті результату доповнений двома тригерами, входи обнуління яких з'єднані з входом обнуління регістра, а інформаційні входи - з виходами додатково встановлених у п'яту групу елементів І, виходи основної групи тригерів регістра пам'яті результату утворюють його перші входи і з'єднані з першими виходами пристрою, виходи додатково введених тригерів регістра пам'яті результату утворюють його другі входи і з'єднані з входами елемента АБО і з другими виходами пристрою, а перший вихід другого елемента порівняння через четвертий елемент І з'єднаний із третім виходом пристрою.