

Устройство для экспресс-контроля аритмии сердца человека содержит генератор тактовых импульсов, источник постоянного потенциала, задатчик постоянного потенциала, соединенный входом с выходом источника постоянного потенциала, пороговый элемент, соединенный информационным входом с выходом устройства, а входом введения порога срабатывания с выходом задатчика постоянного потенциала, первый формировщик импульсов, кольцевой регистр сдвига, соединенный входом сдвига через первый формировщик импульсов с выходом предельного элемента, второй и третий формировщики импульсов, соединенные входами с третьим и четвертым выходами регистра сдвига соответственно, первый и второй элементы I, соединенные первыми входами с выходом генератора импульсов, а вторыми входами - с первым и вторым выходами регистра соответственно, первый и второй элементы задержки, соединенные входами с выходами второго и третьего формировщиков импульсов соответственно, первый и второй счетчики импульсов, соединенные счетными входами соответственно с выходами первого и второго элементов I, а входами обнуления - с выходом второго элемента задержки, первый элемент сравнения, соединенный поразрядно первыми и вторыми входами с выходами первого и второго соответственно счетчиков импульсов, первую и вторую группу элементов I, соединенных первыми входами поразрядно с выходами первого и второго счетчиков импульсов соответственно, а вторыми входами - с первым выходом первого элемента сравнения, третью и четвертую группу элементов I, соединенных первыми входами поразрядно с выходами первого и второго счетчиков импульсов соответственно, а вторыми входами - с третьим выходом первого элемента сравнения, арифметический блок, соединенный входом управления с выходом первого элемента задержки, пятую группу элементов I, соединенных первыми входами с выходом третьего формировщика импульсов, а вторыми входами - поразрядно с выходами арифметического блока, третий блок I, соединенный первым входом с выходом третьего формировщика импульсов, а вторым входом - со вторым выходом первого элемента сравнения, и регистр памяти результата, соединенный входом обнуления с выходом второго формировщика импульсов, первыми информационными входами - поразрядно с выходами пятой группы элементов I, а вторым информационным входом - с выходом третьего элемента I.