

Предлагаемое резервированное вычислительное устройство для выполнения операций с помощью арифметики в остаточных классах отличается повышенным быстродействием при обработке данных благодаря исключению устройства управления последовательностью вычислительных операций. Сигналы управления формируются непосредственно с помощью логических элементов ИЛИ и элементов И, которые являются структурными элементами устройства.