

Лічильник перешкодостійкий, що містить k чарунок пам'яті, перші об'єднані входи котрих утворюють тактовий вхід, а перший вихід кожної з яких заведений на другий вхід наступної по порядку чарунки пам'яті, за винятком k -тої, який **відрізняється** тим, що всі чарунки пам'яті додатково оснащені одним виходом і трьома входами, перший з яких є третім входом всіх чарунок пам'яті, з'єднаний з першим виходом k -тої чарунки пам'яті, при цьому четверті входи всіх чарунок пам'яті об'єднані і утворюють вхід дозволу роботи лічильника, а п'яті входи всіх чарунок пам'яті утворюють вхідну шину установки коефіцієнта перерахунку лічильника.