

1. Пристрій формування основного кадру, що містить блок управління і формування, блок живлення, перший, другий, третій, четвертий, п'ятий, шостий та сьомий роз'єми для під'єднання локальних комутаторів та джерел електроживлення, при цьому перший вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з входом першого роз'єму, другий вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з входом другого роз'єму, третій вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з входом третього роз'єму, четвертий вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з входом четвертого роз'єму, п'ятий вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з першим входом шостого роз'єму, перший вхід/вихід сьомого роз'єму з'єднано двосторонньою багатоканальною лінією зв'язку з першим входом/виходом блока управління і формування, вихід зазначеного сьомого роз'єму з'єднано з першим входом блока управління і формування, перший вихід "+27В" п'ятого роз'єму з'єднано з першим входом блока живлення, другий вихід "-27В" п'ятого роз'єму з'єднано з другим входом блока живлення, третій вихід "+27В" п'ятого роз'єму з'єднано з другим входом шостого роз'єму, а четвертий вихід "-27В" п'ятого роз'єму з'єднано з третім входом шостого роз'єму, а вихід "ІПС" блока живлення з'єднано з другим входом блока управління і формування, який **відрізняється** тим, що він додатково містить блок підсилення і комутації, при цьому до складу блока живлення входять перший, другий, третій, четвертий та п'ятий фільтри, перший, другий та третій перетворювачі напруги, до складу блока управління і формування входять мікропроцесор, програмована логічна матриця, погоджувальний пристрій, знімний носій інформації, диференціюючий ланцюжок, перший та другий роз'єми програмування, перша, друга, третя та четверта схеми підсилення і погодження основних синхронізуючих сигналів, до складу блока підсилення і комутації входять багатоканальний комутатор, схема формування амплітудної шкали, перша, друга, третя, четверта та п'ята схеми погодження і перетворення амплітуди сигналів, перший, другий, третій, четвертий та п'ятий мультиплексори, причому безпосередньо в пристрої формування основного кадру вихід першого роз'єму з'єднано багатоканальною лінією зв'язку з першим входом блока підсилення і комутації, вихід другого роз'єму з'єднано багатоканальною лінією зв'язку з другим входом блока підсилення і комутації, вихід третього роз'єму з'єднано багатоканальною лінією зв'язку з третім входом блока підсилення і комутації, вихід четвертого роз'єму з'єднано багатоканальною лінією зв'язку з четвертим входом блока підсилення і комутації, шостий вихід блока управління і формування з'єднано багатоканальною лінією зв'язку з п'ятим входом блока підсилення і комутації, а вихід ("ЧМ") зазначеного блока підсилення і комутації з'єднано з четвертим входом шостого роз'єму,

безпосередньо в блоці живлення вхід "+27В" першого фільтра з'єднано з першим виходом п'ятого роз'єму через перший вхід зазначеного блока живлення, вхід "-27В" другого фільтра з'єднано з другим виходом п'ятого роз'єму через другий вхід зазначеного блока живлення, вихід першого фільтра з'єднано з першими входами, відповідно, першого, другого та третього перетворювачів напруги, вихід другого фільтра з'єднано з другими входами, відповідно, першого, другого та третього перетворювачів напруги, вихід першого перетворювача напруги з'єднано з входом третього фільтра, вихід другого перетворювача напруги з'єднано з входом четвертого фільтра, вихід третього перетворювача напруги з'єднано з входом п'ятого фільтра, безпосередньо в блоці управління і формування вхід диференціюючого ланцюжка з'єднано з виходом "ПС" блока живлення через другий вхід блока управління і формування, вихід зазначеного диференціюючого ланцюжка з'єднано з першим входом мікропроцесора, перший вхід/вихід мікропроцесора з'єднано з першим входом/виходом сьомого роз'єму та з першим входом/виходом програмованої логічної матриці за допомогою двосторонньої багатоканальної лінії зв'язку, другий вхід мікропроцесора з'єднано з першим виходом сьомого роз'єму через четвертий вхід блока управління і формування, вихід знімного носія інформації з'єднано з входами, відповідно, першого та другого роз'ємів програмування, вихід першого роз'єму програмування з'єднано з першим входом погоджувального пристрою, вихід другого роз'єму програмування з'єднано з другим входом погоджувального пристрою, перший вихід погоджувального пристрою з'єднано з третім входом мікропроцесора, другий вихід погоджувального пристрою з'єднано з першим входом програмованої логічної матриці, другий вхід/вихід програмованої логічної матриці з'єднано з другим входом/виходом мікропроцесора за допомогою двосторонньої багатоканальної лінії зв'язку, перший вихід мікропроцесора з'єднано через п'ятий вихід блока управління і формування з першим входом сьомого роз'єму за допомогою багатоканальної лінії зв'язку, другий, третій, четвертий та п'ятий виходи мікропроцесора з'єднано з входами, відповідно, першої, другої, третьої та четвертої схем підсилення і погодження основних синхронізуючих сигналів, шостий вихід мікропроцесора з'єднано за допомогою багатоканальної лінії зв'язку з п'ятим входом блока підсилення і комутації через шостий вихід блока управління і формування, вихід першої схеми підсилення і погодження основних синхронізуючих сигналів з'єднано за допомогою багатоканальної лінії зв'язку з входом першого роз'єму через перший вихід блока управління і формування, вихід другої схеми підсилення і погодження основних синхронізуючих сигналів з'єднано за допомогою багатоканальної лінії зв'язку з входом другого роз'єму через другий вихід блока управління і формування, вихід третьої схеми підсилення і погодження основних синхронізуючих

сигналів з'єднано за допомогою багатоканальної лінії зв'язку з входом третього роз'єму через третій вихід блока управління і формування, вихід четвертої схеми підсилення і погодження основних синхронізуючих сигналів з'єднано за допомогою багатоканальної лінії зв'язку з входом четвертого роз'єму через четвертий вихід блока управління і формування, безпосередньо в блоці підсилення і комутації перша, друга, третя, четверта та п'ята схеми погодження і перетворення амплітуди сигналів містять, кожна, по вісім вхідних каналів, вихід кожної із зазначених першої, другої, третьої, четвертої та п'ятої схем погодження і перетворення амплітуди сигналів з'єднано за допомогою багатоканальної лінії зв'язку з першими входами, відповідно, першого, другого, третього, четвертого та п'ятого мультиплексорів, вихід першого мультиплексора з'єднано за допомогою багатоканальної лінії зв'язку з "1-8" входами багатоканального комутатора, вихід другого мультиплексора з'єднано за допомогою багатоканальної лінії зв'язку з "9-16" входами багатоканального комутатора, вихід третього мультиплексора з'єднано за допомогою багатоканальної лінії зв'язку з "17-24" входами багатоканального комутатора, вихід четвертого мультиплексора з'єднано за допомогою багатоканальної лінії зв'язку з "25-32" входами багатоканального комутатора, вихід п'ятого мультиплексора з'єднано за допомогою багатоканальної лінії зв'язку з "33-40" входами багатоканального комутатора, вхід "41" багатоканального комутатора з'єднано за допомогою багатоканальної лінії зв'язку з шостим виходом блока управління і формування та через шину з другими входами, відповідно, першого, другого, третього, четвертого та п'ятого мультиплексорів, вихід багатоканального комутатора з'єднано з входом схеми формування амплітудної шкали, а вихід зазначеної схеми формування амплітудної шкали через перший вихід блока підсилення і комутації з'єднано із зазначеним четвертим входом шостого роз'єму.

2. Пристрій за п. 1, який **відрізняється** тим, що блок живлення містить виходи сформованої напруги, відповідно, "+12В", "-12В" та "+5В", що подаються до користувачів пристрою з виходів, відповідно, третього, четвертого та п'ятого фільтрів зазначеного блока живлення.