

Двухтактный симметричный усилитель тока, в который дополнительно введен тридцать девятый и сороковой транзисторы, причем эмиттеры тридцать девятого и сорокового транзисторов соединены с базами и коллекторами девятого и десятого транзисторов соответственно, а также с базами седьмого и восьмого транзисторов соответственно, базы тридцать девятого и сорокового транзисторов соединены с коллекторами седьмого и восьмого транзисторов соответственно, а также выводами первого источника тока, коллекторы тридцать девятого и сорокового транзисторов соединены с коллекторами пятого и шестого транзисторов соответственно, а также с эмиттерами тридцать пятого, тридцать седьмого и тридцать шестого, тридцать восьмого транзисторов соответственно, базы семнадцатого и восемнадцатого транзисторов объединены и соединены со вторым выводом корректирующего конденсатора, эмиттеры семнадцатого и восемнадцатого транзисторов соединены с коллекторами двадцать четвертого, восемнадцатого и двадцать третьего, семнадцатого транзисторов соответственно, а также с базами двадцатого и девятнадцатого транзисторов соответственно.