

Двотактний симетричний підсилювач струму, який містить перше та друге джерела струму, резистор зворотного зв'язку, коригуючий конденсатор, тридцять вісім транзисторів, шини додатного і від'ємного живлення, шину нульового потенціалу, вхідну і вихідну шини, причому вхідну шину з'єднано з базами тридцять першого, тридцять другого та колекторами тридцять сьомого, тридцять восьмого транзисторів, а також з першими виводами резистора зворотного зв'язку та коригуючого конденсатора, колектори тридцять першого і тридцять другого транзисторів об'єднано та з'єднано з шиною нульового потенціалу, емітери тридцять першого і тридцять другого транзисторів з'єднано з емітерами першого і другого транзисторів відповідно, бази першого і другого транзисторів з'єднано з базами та колекторами тридцять п'ятого і тридцять шостого транзисторів та базами тридцять сьомого і тридцять восьмого транзисторів відповідно, колектори п'ятого і шостого транзисторів з'єднано з емітерами тридцять п'ятого, тридцять сьомого і тридцять шостого, тридцять восьмого транзисторів відповідно, а також колекторами сьомого і восьмого транзисторів відповідно, бази та колектори двадцять дев'ятого і тридцятього транзисторів об'єднано та з'єднано з шиною нульового потенціалу, бази сьомого і восьмого транзисторів з'єднано з базами та колекторами дев'ятого і десятого транзисторів відповідно, а також з виводами першого джерела струму, емітери сьомого і дев'ятого транзисторів з'єднано з шиною додатного живлення, емітери восьмого і десятого транзисторів з'єднано з шиною від'ємного живлення, колектори першого і другого транзисторів з'єднано з базами п'ятнадцятого і шістнадцятого транзисторів відповідно, а також з колекторами третього і четвертого транзисторів відповідно, емітери третього, тридцять третього і одинадцятого транзисторів з'єднано з шиною додатного живлення, емітери четвертого, тридцять четвертого і чотирнадцятого транзисторів з'єднано з шиною від'ємного живлення, бази третього і четвертого транзисторів з'єднано з базами та колекторами одинадцятого, чотирнадцятого, тридцять третього, тридцять четвертого транзисторів відповідно, а також з колекторами дванадцятого і тринадцятого транзисторів відповідно, а також з виводами другого джерела струму відповідно, бази дванадцятого і тринадцятого транзисторів з'єднано з базами та колекторами двадцять сьомого і двадцять восьмого транзисторів відповідно, а також з колекторами п'ятнадцятого і шістнадцятого транзисторів відповідно, емітери двадцять сьомого і двадцять восьмого транзисторів об'єднано та з'єднано з шиною нульового потенціалу, емітери п'ятнадцятого і шістнадцятого транзисторів з'єднано з базами двадцять третього і двадцять четвертого транзисторів відповідно, а також з колекторами двадцять першого і двадцять другого транзисторів відповідно, бази двадцять першого і двадцять другого транзисторів з'єднано з базами та колекторами двадцять п'ятого і двадцять шостого транзисторів відповідно, а також з емітерами двадцять третього і двадцять четвертого транзисторів відповідно, емітери двадцять першого і двадцять п'ятого транзисторів з'єднано з шиною додатного живлення, емітери двадцять другого і двадцять шостого транзисторів з'єднано з шиною від'ємного живлення, колектори дев'ятнадцятого і двадцятого транзисторів з'єднано з шинами додатного і від'ємного живлення, емітери дев'ятнадцятого і двадцятого транзисторів об'єднано та з'єднано з другим виводом резистора зворотного зв'язку, а також з вихідною шиною, який відрізняється тим, що у нього введено тридцять дев'ятий і сороковий транзистори, причому емітери тридцять дев'ятого і сорокового транзисторів з'єднано з базами та колекторами дев'ятого і десятого транзисторів відповідно, а також з базами сьомого та восьмого транзисторів відповідно, бази тридцять дев'ятого і сорокового транзисторів з'єднано з колекторами сьомого і восьмого транзисторів відповідно, а також виводами першого джерела струму, колектори тридцять дев'ятого і сорокового транзисторів з'єднано з колекторами п'ятого і шостого транзисторів відповідно, а також з емітерами тридцять п'ятого, тридцять сьомого і тридцять шостого, тридцять восьмого транзисторів відповідно, бази сімнадцятого і вісімнадцятого транзисторів об'єднано і з'єднано з другим виводом коригуючого конденсатора, емітери сімнадцятого і вісімнадцятого транзисторів з'єднано з колекторами двадцять четвертого, вісімнадцятого і двадцять третього,

сімнадцятого транзисторів відповідно, а також з базами двадцятого і дев'ятнадцятого транзисторів відповідно.