

Пристрій узгодженої обробки сигналів з псевдохаотичною частотною маніпуляцією, що містить лінію затримки з  $M$  виходами, які з'єднані з входами блока фільтрів парціальних імпульсів, виходи якого з'єднані з входами суматора, який **відрізняється** тим, що між виходами лінії затримки і входами блока фільтрів парціальних імпульсів введений електронний комутатор, вхід керування якого з'єднаний з виходом пристрою формування кодової послідовності, на вхід якого подаються сигнали керування від електронної обчислювальної машини.