

Устройство согласованной обработки сигналов с псевдохаотической частотной манипуляцией содержит линию задержки с M выходами, которые соединены с входами блока фильтров парциальных импульсов, выходы которого соединены с входами сумматора. Между выходами линии задержки и входами блока фильтров парциальных импульсов введен электронный коммутатор, вход управления которого соединен с выходом устройства формирования кодовой последовательности, на вход которого подаются сигналы управления от электронной вычислительной машины.