

Пристрій узгодженої обробки сигналів з псевдохаотичною частотною маніпуляцією, який містить лінію затримки з M виходами, які з'єднані з входами блоку фільтрів парціальних імпульсів, виходи якого з'єднані з входами суматора, який відрізняється тим, що між виходами лінії затримки і входами блоку фільтрів парціальних імпульсів введено електронний комутатор, вхід управління якого з'єднаний з виходом пристрою формування кодової послідовності, на вхід якого подаються сигнали управління від електронної обчислювальної машини.