

Іммітансний логічний LC - елемент «I-HI», який містить спільну шину, одноперехідний транзистор, емітер якого через перший обмежувальний резистор з'єднано з шиною живлення, між якою та другим виводом одноперехідного транзистора ввімкнено другий обмежувальний резистор, між вихідною клемою та другим виводом одноперехідного транзистора ввімкнено перший розділовий конденсатор; перший комутатор, між першою вхідною клемою якого та другим виводом одноперехідного транзистора ввімкнено другий розділовий конденсатор, який відрізняється тим, що введено першу індуктивність, підключену до спільної шини та першу ємність, підключену до спільної шини, які через комутатор з'єднані з виводом другого розділового конденсатора, дросель, який з'єднує перший вивід одноперехідного транзистора зі спільною шиною та одночасно з'єднаний з третім розділовим конденсатором, перший вивід якого підключений також до першого виводу одноперехідного транзистора, а другий вивід через другий комутатор з'єднується з другою індуктивністю, підключеною до спільної шини або до другою ємністю, підключеною до спільної шини.