

Пристрій для контролю ресурсу комутаційних апаратів, що містить датчик початку комутації, вихід якого підключений до першого входу першого елемента І і через перший диференціюючий елемент з'єднаний з першим входом другого елемента І, другий вхід якого підключений до виходу першого елемента ІІ, перший лічильник імпульсів з'єднаний з виходом першого елемента АБО, перший вхід якого підключений до виходу другого елемента І, а другий вхід і перший вхід другого лічильника імпульсів з'єднані з виходом третього елемента І, перший вхід якого підключений до виходу першого генератора імпульсів, а другий вхід і вхід формувача сигналу з'єднані з виходом першого елемента І, другий вхід якого підключений до виходу другого елемента АБО, вихід датчика струму з'єднаний з входом першого компаратора, перший, другий і третій виходи шифратора відповідно підключені до перших входів четвертого, п'ятого і шостого елементів І, виходи яких з'єднані з першим, другим і третім входами другого елемента АБО, а другі входи підключені відповідно до першого, другого і третього виходів другого лічильника імпульсів через другий, третій і четвертий елементи ІІ відповідно, вихід блока установки нуля з'єднаний з першим входом третього елемента АБО, другий вхід якого підключений до виходу формувача сигналу, а вихід з'єднаний з другим входом другого лічильника імпульсів, вихід першого компаратора підключений до входу п'ятого елемента ІІ та до першого входу сьомого елемента І, другий вхід якого з'єднаний з виходом другого генератора імпульсів, а вихід підключений до першого входу третього лічильника імпульсів, другий вхід якого з'єднаний з виходом четвертого елемента АБО, перший вхід якого підключений до виходу одновібратора, вхід якого, а також перший вхід восьмого елемента І з'єднані з виходом п'ятого елемента ІІ, вихід датчика початку комутації підключений до другого входу восьмого елемента І, вихід якого з'єднаний з першим входом регістра, другий вхід якого, а також другий вхід четвертого елемента АБО підключені до виходу третього елемента АБО, вихідна цифрова шина третього лічильника імпульсів з'єднана з вхідною цифровою шиною регістра, вихідна цифрова шина якого підключена до вхідних цифрових шин першого елемента ІІ та шифратора, який відрізняється тим, що в нього введені датчик початку руху, датчик напруги, другий і третій компаратори, п'ятий і шостий елементи АБО, дев'ятий, десятий, одинадцятий, дванадцятий і тринадцятий елементи І, другий диференціюючий елемент, тригер, третій генератор імпульсів, блок затримки сигналу, четвертий лічильник імпульсів, блок задання часу ввімкнення-вимкнення, цифровий компаратор, перший і другий індикатори, причому вихід шостого елемента АБО з'єднаний зі входом другого диференціюючого елемента, вихід якого підключений до першого входу тригера, вихід якого з'єднаний з першим входом дев'ятого елемента І, другий вхід якого підключений до виходу третього генератора імпульсів, а вихід з'єднаний з першим входом четвертого лічильника імпульсів, вихідна цифрова шина якого підключена до першої вхідної цифрової шини цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною блока задання часу ввімкнення-вимкнення, а вихід підключений до перших входів десятого і одинадцятого елементів І, виходи яких з'єднані відповідно з першим і другим індикаторами, виходи дванадцятого і тринадцятого елементів І підключені до других входів одинадцятого і десятого елементів І відповідно, вихід датчика напруги з'єднаний з входом другого компаратора, вихід якого підключений до другого входу дванадцятого елемента І, вихід якого з'єднаний з другим входом п'ятого елемента АБО, перший вхід якого підключений до виходу третього елемента АБО, а вихід з'єднаний з другим входом тригера та з входом блока затримки сигналу, вихід якого підключений до другого входу четвертого лічильника імпульсів, вихід датчика струму з'єднаний з входом третього компаратора, вихід якого підключений до другого входу тринадцятого елемента І, вихід якого з'єднаний з третім входом п'ятого елемента АБО, перший і другий виходи датчика початку руху підключені відповідно до першого і другого входів шостого елемента АБО, а також до перших входів дванадцятого і тринадцятого елементів І, виходи яких з'єднані відповідно з першим і другим входами блока задання часу ввімкнення-вимкнення.