

Однорозрядний суматор містить третій a , перший b і другий e інформаційні входи однорозрядного суматора, перший прямий вихід суми V та другий прямий вихід переносу E однорозрядного суматора, вхід блокування результату однорозрядного суматора, групи мультиплексно-з'єднаних між собою логічних елементів, який відрізняється тим, що однорозрядний суматор містить першу, другу, третю та четверту групи мультиплексно-з'єднаних виходами логічних елементів I-НЕ, перший вхід блокування результату однорозрядного суматора з'єднаний з першим входом першого логічного елемента I, другий вхід якого з'єднаний з третім інформаційним входом a однорозрядного суматора, а вихід з'єднаний з відповідними першими входами логічних елементів I-НЕ першої, другої, третьої та четвертої груп, другий вхід блокування результату однорозрядного суматора першого логічного елемента АБО, другий вхід якого з'єднаний з четвертим інверсним \bar{a} інформаційним входом однорозрядного суматора, а вихід з'єднаний з відповідними першими входами логічних елементів I-НЕ першої, другої, третьої та четвертої груп, третій вхід блокування однорозрядного суматора з'єднаний з першим входом другого логічного елемента I, другий вхід якого з'єднаний з першим інформаційним входом b однорозрядного суматора, а вихід з'єднаний з другими відповідними входами першої, другої, третьої та четвертої груп логічних елементів I-НЕ, четвертий вхід блокування результату однорозрядного суматора з'єднаний з першим входом другого логічного елемента АБО, другий вхід якого з'єднаний з п'ятим інверсним інформаційним входом \bar{b} однорозрядного суматора, а вихід з'єднаний з відповідними другими входами логічних елементів I-НЕ, відповідні треті входи яких з'єднані з другими прямим e та шостим інверсним \bar{e} інформаційним входом однорозрядного суматора, входи логічних елементів I-НЕ першої групи з'єднані між собою і першим прямим виходом суми V однорозрядного суматора, входи логічних елементів I-НЕ другої групи з'єднані між собою і другим прямим виходом переносу E однорозрядного суматора, входи третьої групи логічних елементів I-НЕ з'єднані між собою і третім інверсним виходом суми \bar{V} однорозрядного суматора, а входи четвертої групи логічних елементів I-НЕ з'єднані між собою і четвертим інверсним виходом переносу \bar{E} однорозрядного суматора.