

Формувач одиночного імпульсу з програмованою тривалістю і затримкою початку формування відносно стартового, який містить два двійкових лічильника, перший з яких реверсивний, налагоджений на режим віднімання, що має вхід подачі імпульсів синхронізації, вхід дозволу синхронного паралельного завантаження і входи подачі даних при завантаженні, вхід дозволу режиму лічби, вхід асинхронної установки у нульовий стан, вихід переповнювання; елемент АБО; ланцюжок, що складається з послідовно з'єднаних резистора і конденсатора, підключеного до джерела живлення; стартозастопний пристрій, якій містить синхронний D-тригер зі входом асинхронної установки у нульовий стан, перший і другий двовходові елементи І; при цьому перший вхід елемента АБО з'єднано з виходом D-тригера; вихід переповнення першого лічильника з'єднано з другим входом елемента АБО; вихід елемента АБО з'єднано з першим входом другого елемента І; загальна точка послідовно сполучених резистора і конденсатора з'єднана з інформаційним входом D-тригера, з одним входом першого та другим входом другого елементів І; вихід першого елемента І зі входом асинхронної установки D-тригера в нульовий стан; вихід другого елемента І з'єднаний зі входами асинхронної установки лічильників у нульовий стан; тактові входи лічильників утворюють вхід формувача - вхід подачі періодичної послідовності імпульсів з виходу зовнішнього генератора; тактовий вхід D-тригера утворює вхід подачі імпульсів запуску; входи паралельного завантаження першого лічильника утворюють входи програмування формувача на задану тривалість імпульса на виході і затримки початку його формування відносно стартового, який відрізняється тим, що введено елемент АБО-НІ, перший і другий елементи І-НІ, а другий лічильник виконаний однорозрядним (другий D-тригер зі входом дозволу переходу - L і входом асинхронної установки у нульовий стан - R, інверсний вихід якого з'єднано з його входом D), при цьому, вихід першого розряду першого лічильника з'єднано з його першим входом паралельного завантаження; виходи другого, третього і четвертого розрядів першого лічильника з'єднано зі входами елемента АБО-НІ, вихід якого з'єднано з першими входами першого і другого елементів І-НІ; вихід переповнення першого лічильника з'єднано з другим входом другого елемента І-НІ, вихід якого з'єднано зі входом дозволу переходу другого лічильника (входом L другого D-тригера); другий вхід першого елемента І-НІ з'єднано з прямим виходом першого D-тригера; вихід першого елемента І-НІ з'єднано зі входом дозволу синхронного паралельного завантаження першого лічильника; прямий вихід другого D-тригера, який утворює вихід формувача, з'єднано з третім входом елемента АБО; інверсний вихід другого D-тригера з'єднано з його входом D і другим входом першого елемента І.