

Пристрій для виправлення пакетів помилок за допомогою перемежування циклічних кодів, який складається з блоку перемежування, каналу зв'язку, блоку відновлення, вхід якого з'єднаний з виходом каналу зв'язку, вхід якого з'єднаний з виходом блоку перемежування, який відрізняється тим, що введені демультимплексор, блок із  $p$   $n$ -розрядних регістрів, паралельний кодер  $(n, k)$  - коду Хемінга, паралельний декодер  $(n, k)$  - коду Хемінга і мультимплексор, інформаційний вихід якого є інформаційним виходом пристрою, інформаційний вхід якого з'єднаний з інформаційним входом демультимплексора,  $p$ -розрядний інформаційний вихід якого з'єднаний відповідно з  $p$  входами блока регістрів,  $p$  виходів якого з'єднані відповідно з  $p$  входами паралельного кодера  $(n, k)$ - коду Хемінга,  $p$  виходів якого з'єднані відповідно з  $p$  входами блоку перемежування,  $p$  виходів блока відновлення з'єднані відповідно з  $p$  входами паралельного декодера  $(n, k)$ - коду Хемінга,  $p$  виходів якого з'єднані відповідно з  $p$  інформаційними входами мультимплексора.