

Пристрій для контролю ресурсу комутаційних апаратів, що містить датчик струму, перетворювач струму в напругу, три компаратори, тригер, диференціюючий елемент, три лічильники імпульсів, перший регістр, перший цифровий компаратор, цифровий комутатор, перший функціональний перетворювач, блок вибору типу вимикача, два одновібратори, два генератори імпульсів, три логічні елементи НІ, три логічні елементи АБО, чотири логічні елементи І, датчик комутацій, блок установки нуля, формувач сигналу, блок затримки сигналу, причому вихід датчика струму через перетворювач струму в напругу підключений до входів першого, другого і третього компараторів, вихід першого компаратора з'єднаний зі входом першого одновібратора і з другим входом першого логічного елемента І, перший вхід якого підключений до виходу другого генератора імпульсів, а третій вхід з'єднаний з виходом першого логічного елемента НІ, вхід якого і перший вхід другого логічного елемента І підключені до виходу другого компаратора, перший вхід третього лічильника імпульсів з'єднаний з виходом першого логічного елемента І, четвертий вхід якого підключений до першого виходу тригера, перший вхід якого з'єднаний з виходом третього компаратора, а другий вихід підключений до другого входу третього логічного елемента І, перший вхід якого з'єднаний з виходом диференціюючого елемента, а вихід підключений до першого входу другого логічного елемента АБО, вихід якого з'єднаний зі входом першого лічильника імпульсів, а другий вхід і перший вхід другого лічильника імпульсів підключені до виходу четвертого логічного елемента І, вихід першого одновібратора через другий логічний елемент НІ з'єднаний з першим входом першого логічного елемента АБО, вихід якого підключений до другого входу третього лічильника імпульсів, а другий вхід, а також другий вхід тригера, другий вхід першого регістра і другий вхід другого лічильника імпульсів з'єднані з виходом третього логічного елемента АБО, перший, другий і третій входи якого підключені відповідно до виходів блока установки нуля, формувача сигналу і блока затримки сигналу, вихідна цифрова шина третього лічильника імпульсів з'єднана зі вхідною цифровою шиною першого регістра, прямий динамічний перший вхід якого підключений до виходу другого логічного елемента І, другий вхід якого з'єднаний з виходом третього логічного елемента НІ, вхід якого разом зі входом диференціюючого елемента і з другим входом четвертого логічного елемента І підключені до виходу датчика комутацій, вихід першого генератора імпульсів з'єднаний з першим входом четвертого логічного елемента І, третій вхід якого, а також входи блока затримки сигналу і формувача сигналу підключені до виходу першого цифрового компаратора, друга вхідна цифрова шина якого з'єднана з вихідною цифровою шиною другого лічильника імпульсів, вихідна цифрова шина першого регістра підключена до першої вхідної цифрової шини цифрового комутатора, вихідна цифрова шина якого під'єднана до першої вхідної цифрової шини першого цифрового компаратора, вихід третього логічного елемента НІ з'єднаний з прямим динамічним входом другого одновібратора, вихід якого підключений до керуючого входу цифрового комутатора, вихідна цифрова шина першого регістра з'єднана з першою вхідною цифровою шиною першого функціонального перетворювача, вихідна цифрова шина якого підключена до другої вхідної цифрової шини першого цифрового комутатора, а друга вхідна цифрова шина з'єднана з вихідною цифровою шиною блока вибору типу вимикача, **відрізняється** тим, що в нього введено третій генератор імпульсів, розподільувач тактів, аналого-цифровий перетворювач, другий функціональний перетворювач, два регістри, суматор, другий цифровий компаратор, задавач ресурсу, четвертий логічний елемент АБО, п'ятий логічний елемент І та індикатор, причому вихід третього генератора імпульсів підключений до першого входу п'ятого логічного елемента І, другий вхід якого з'єднаний з першим виходом тригера, а вихід підключений до першого входу розподільувача тактів, другий вхід якого з'єднаний з виходом третього логічного елемента АБО, а третій вихід підключений до першого входу другого регістра, другий вхід якого разом з другим входом третього регістра з'єднані з виходом блока установки нуля, вихід перетворювача струму в напругу підключений до першого входу аналого-цифрового перетворювача, другий вхід

якого з'єднаний з першим виходом розподільювача тактів, другий вихід якого підключений до першого входу третього регістра, вхідна цифрова шина якого з'єднана з вихідною цифровою шиною суматора, перша вхідна цифрова шина якого підключена до вихідної цифрової шини другого регістра, вхідна цифрова шина якого разом з першою вхідною цифровою шиною другого цифрового компаратора з'єднані з вихідною цифровою шиною третього регістра, вихідна цифрова шина задавача ресурсу підключена до другої вхідної цифрової шини другого цифрового компаратора, вихід якого з'єднаний з першим входом четвертого логічного елемента АБО, вихід якого підключений до входу індикатора, а другий вхід з'єднаний з виходом першого лічильника імпульсів, вихідна цифрова шина аналого-цифрового перетворювача підключена до вхідної цифрової шини другого функціонального перетворювача, вихідна цифрова шина якого з'єднана з другою вхідною цифровою шиною суматора.