

Повний однорозрядний суматор, який містить перший  $a_i$  та другий  $b_i$  інформаційні входи, логічні елементи І-НІ, НІ та АБО структурно з'єднані між собою відповідним чином, третій вхід наскрізного переносу  $C_{in}$ , перший інверсний вихід  $C_{out}$  наскрізного переносу та другий вихід  $S_i$  суми, у якому перший вхід  $a_i$  та другий  $b_i$  з'єднані з відповідними першим та другим входами першого логічного елемента І-НІ, вихід якого з'єднаний з першим інверсним виходом суматора  $C_{out}$ , який відрізняється додатковим введенням другого логічного елемента І-НІ, вихід якого додатково з'єднаний з виходом першого логічного елемента НІ-І, перший вхід якого додатково з'єднаний з другим входом першого логічного елемента І-НІ, другий вхід додатково з'єднаний з додатково введеним прямим входом наскрізного переносу суматора  $C_{in}$  та першим входом третього логічного елемента І-НІ, другий вхід якого додатково з'єднаний з другим входом  $b_i$  суматора, а вихід додатково з'єднаний з виходом другого логічного елемента І-НІ, додатково введений логічний елемент І, перший вхід якого додатково з'єднаний з першим входом другого логічного елемента І-НІ, другий вхід додатково з'єднаний з другим входом  $b_i$  суматора та першим входом першого логічного елемента АБО, третій вхід додатково з'єднаний з другим входом першого логічного елемента АБО та першим входом  $a_i$  суматора, третій вхід логічного елемента АБО додатково з'єднаний з третім входом наскрізного переносу  $C_{in}$ , вихід додатково з'єднаний з виходом  $S_i$  суматора та виходом другого логічного елемента АБО, перший вхід якого додатково з'єднаний з виходом логічного елемента І, а другий вхід додатково з'єднаний з виходом наскрізного переносу суматора  $C_{out}$ .